

Verilog HDL与数字ASIC设计基础



作者：罗杰主编

出版社：武汉：华中科技大学出版社

出版日期：2008.03

总页数：285

介绍：本书从实用的角度介绍了硬件描述语言Verilog HDL基础知识，并重点介绍了可以综合成为硬件电路的语法结构、语句与建模方法。

说明：登录教客网（<https://www.jiaokey.com/book/detail/11983147.html>）查找全本阅读方式

Verilog HDL与数字ASIC设计基础 评论地址：<https://www.jiaokey.com/book/detail/11983147.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/11983147.html>

书名：Verilog HDL与数字ASIC设计基础