

Verilog数字系统设计教程



作者：夏宇闻编著

出版社：北京：北京航空航天大学出版社

出版日期：2003. 07

总页数：456

说明：登录教客网（<https://www.jiaokey.com/book/detail/11155792.html>）查找全本阅读方式

Verilog数字系统设计教程 评论地址：<https://www.jiaokey.com/book/detail/11155792.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/11155792.html>

书名：Verilog数字系统设计教程