

Verilog-HDL实践与应用系统设计



作者：常晓明编著

出版社：北京：北京航空航天大学出版社

出版日期：2003.01

总页数：199

介绍：本书从实用的角度介绍了硬件描述语言Verilog-HDL，通过动手实践，体验Verilog-HDL的语法结构、功能等内涵。

说明：登录教客网（<https://www.jiaokey.com/book/detail/11155786.html>）查找全本阅读方式

Verilog-HDL实践与应用系统设计 评论地址：<https://www.jiaokey.com/book/detail/11155786.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/11155786.html>

书名：Verilog-HDL实践与应用系统设计