

VHDL硬件描述语言与数字逻辑电路设计 电子工程师必备知识



作者：侯伯亨，顾新编著

出版社：西安：西安电子科技大学出版社

出版日期：1999

总页数：323

说明：登录教客网（<https://www.jiaokey.com/book/detail/10663333.html>）查找全本阅读方式

VHDL硬件描述语言与数字逻辑电路设计 电子工程师必备知识 评论地址：

<https://www.jiaokey.com/book/detail/10663333.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/10663333.html>

书名：VHDL硬件描述语言与数字逻辑电路设计 电子工程师必备知识