

从算法设计到硬线逻辑的实现 复杂数字逻辑系统的 Verilog HDL设计技术和方法



作者：夏宇闻编著

出版社：北京：高等教育出版社

出版日期：2001.02

总页数：292

介绍：高等学校教材：本书介绍20世纪90年代才开始在美国等先进的工业国家逐步推广的硬件描述语言(Verilog HDL)建模、仿真和综合的设计方法和技术。

说明：登录教客网(<https://www.jiaokey.com/book/detail/10427524.html>) 查找全本阅读方式

从算法设计到硬线逻辑的实现 复杂数字逻辑系统的Verilog HDL设计技术和方法 评论地址：<https://www.jiaokey.com/book/detail/10427524.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/10427524.html>

书名：从算法设计到硬线逻辑的实现 复杂数字逻辑系统的Verilog HDL设计技术和方法