

复杂数字电路与系统的Verilog HDL设计技术



作者：夏宇闻编著

出版社：北京：北京航空航天大学出版社

出版日期：1998.08

总页数：196

说明：登录教客网（<https://www.jiaokey.com/book/detail/10211508.html>）查找全本阅读方式

复杂数字电路与系统的Verilog HDL设计技术 评论地址：<https://www.jiaokey.com/book/detail/10211508.html>

教客网提供千万本图书阅读地址。

<https://www.jiaokey.com/book/detail/10211508.html>

书名：复杂数字电路与系统的Verilog HDL设计技术